

PLL設定方法比較表

430MHz基本発振

基準発振	REFカウンタ	CH-STEP	プログラムカウンタ	出力周波数
12.8	64	0.2	2184	436.8
12.8	63	0.203174603	2150	436.8253968
12.8	62	0.206451613	2116	436.8516129
12.8	61	0.209836066	2082	436.8786885
12.8	60	0.213333333	2048	436.9066667

1/2発振 2逓倍方式-A

基準発振	REFカウンタ	CH-STEP	プログラムカウンタ	出力周波数	2逓倍周波数
12.8	126	0.101587302	2150	218.4126984	436.8253968
12.8	125	0.1024	2133	218.4192	436.8384
12.8	124	0.103225806	2116	218.4258065	436.8516129
12.8	123	0.104065041	2099	218.4325203	436.8650407
12.8	122	0.104918033	2082	218.4393443	436.8786885

1/2発振 2逓倍方式-B

基準発振	REFカウンタ	CH-STEP	プログラムカウンタ	出力周波数	2逓倍周波数
12.8	63	0.203174603	1075	218.4126984	436.8253968
12.8	62	0.206451613	1058	218.4258065	436.8516129
12.8	61	0.209836066	1041	218.4393443	436.8786885
12.8	60	0.213333333	1024	218.4533333	436.9066667
12.8	59	0.216949153	1007	218.4677966	436.9355932

使用